UGE	TP Alimentations 1 ^{ère} partie	E4
ESIEE-PARIS	Décembre 2021	feuille 1 / 5

Durée 8 heures

Remis par : P. POULICHET

Objectifs du TP : déterminer les performances des alimentations linéaires et à découpage par simulations et mesures. Vous remettrez un rapport avec les simulations et mesures à la fin des 2 premières séances de TP.

Télécharger les trois fichiers TP_Alimentations.zip, users.olb et users.lib à l'adresse <u>https://perso.esiee.fr/~poulichp/PowerManagement/PowerManagement.html</u>.

Enregistrer la bibliothèque users.olb à l'adresse : C:\Cadence\SPB_16.5\tools\capture\library et users.lib à l'adresse C:\Cadence\SPB_16.5\tools\pspice\library. Déclarer la bibliothèque users.lib par : Pspice > Edit Simulation Profile > Configurations Files

> Library et Add as Global.

Préparation : télécharger la documentation Texas Instrument du composant TPS7A49.

- D'après le « Fonctional Block Diagram », quel est le principe de fonctionnement du régulateur ?
- Pour le composant TPS7A4901, comment détermine-t-on les résistances R1 et R2 ?
- Qu'est-ce que le PSRR ?
- Quel est le rôle de la capacité CFF figure 29 ?

1. REGULATION LINEAIRE

1.1 Alimentations non régulée

Dans le répertoire TP_Alimentations, ouvrir le Projet TP0.opj

Décrire le modèle du transformateur, le rôle de la résistance R4 // C1. Quelle est la valeur de l'ondulation de la tension d'alimentation et comment la réduire ? Mesurer le courant délivré par le transformateur.

1.2 Alimentation stabilisée

Dans le répertoire TP_Alimentations, ouvrir le Projet TP1.opj. Pour stabiliser l'alimentation, il est utilisé un régulateur LM7805.

Quelle est la valeur de la tension d'ondulation en sortie ? Pensez-vous qu'il en soit de même dans la réalité et pourquoi ?

Déterminer le rendement du régulateur. Il s'obtiendra en calculant dans le logiciel Probe, la valeur moyenne du courant AVG() dans la source multipliée par la tension délivrée par la source. Aux bornes de la charge, on considéra que la tension est continue.

On utilisera le régulateur de la page suivante :

http://radiospares-fr.rs-online.com/web/p/regulateurs-de-tension-lineaires/0296756/

A partir des résistances thermiques du régulateur, on va déterminer l'échauffement du régulateur. La résistance thermique en °C. W⁻¹ est définie par la relation suivante :

 $R_{TH} = \frac{T_{MAX} - T_A}{P}$ avec T_{MAX} la température maximale supportée, T_A la température ambiante

et P la puissance dissipée dans le régulateur. On considère un boîtier TO-220FP.

La résistance thermique est la somme des résistances thermiques pour évacuer la chaleur de la jonction du régulateur jusqu'à l'ambiant :

- RTHjb est la résistance thermique de la jonction du composant au boîtier,
- RTHbr est la résistance thermique du boîtier au radiateur,
- RTHra est la résistance thermique du radiateur à l'ambiant.



Dans le cas du transistor sans radiateur, ce qui est pris en compte est R_{THJA} et avec radiateur R_{THJC} + celle du radiateur.

Déterminer la température de jonction avec un radiateur placé à l'horizontal et refroidit de façon naturelle et dont la résistance thermique est celle telle donnée dans la documentation : <u>http://docs-europe.electrocomponents.com/webdocs/002b/0900766b8002b78b.pdf</u> Conclusion ?

1.3 Régulateur du type LDO (page 16 livre TI)

Accès au livre à distance :

https://www.ti.com/lit/ug/ssqu006b/ssqu006b.pdf?ts=1606747590753&ref_url=https%253A %252F%252Fwww.ti.com%252Fsitesearch%252Fdocs%252Funiversalsearch.tsp%253Fsearc hTerm%253Dbook

Le circuit utilisé est le TPS7A4901. On l'étudie par la simulation et on teste son fonctionnement sur la carte Texas Instrument.

1.3.1 Simulation sur le logiciel TI

Nous utiliserons le logiciel de conception en ligne Webench de Texas Instrument (TI). Vous devez créer un compte TI sur cette page : *https://my.ti.com/*

Ouvrir webench et rechercher le composant tps7a49.

My Designs/Projects			allah」日本語 資体中文 整體中文 한국이 Pyccuaik Rasat Portu
	Back New Solutions Visualizer BOM	Charts Schematic Optimize Op Vals	TLife Edit Export Print Share Design Assistant
		SUMMARY	
Optimization Tuning	Charts	Schematic	WebTHERM TM Simulation
Lowest BOM Cost Smallest Fectoria	Unr15.46V Vinr18.82V Vinr22.2V Efficiency X 90.00	CAD	VOUT DNC VIN
	92.00 -		
62 \$1.22 67	88.00 - Ē 84.00 -	The second secon	GND1 GND Int 1957Adda aways Child Cor
Change Design Inputs	80.00 -	÷	Chelige Male Life: Chalanest 10 HK, 665, 1783 HKB- 10 HK
Advanced Options	76.00 -		
10Hz < 100 kHz < 10MHz	72.00		
Input Ripple p-p: 0V < 0.222 V < 15.44V	68.00 -		
Soft Start Time (ms): 0ms < 17.5 ms < 17.5ms	1.49e-2 4.49e-2 7.49e-2 0.10 0.13 Output Current (A)		
Update	Operating Values	Bill of Materials	Your Complete Design
	Modify Operating Point	BOM Cost: \$1.22 *Footprint is component footprint plus 1mm per side.	Product Folder View My Orders
Current Design: #68 base_pn TPS7A4901	Vin: 22.200 Iout: 0.150 Regulard. Export. 22.200 Event Exp.	Part Manufi Part IIi Q Pri Attributes Fo Top View Edit Cin NuRata GRM2 1 St. Capr2.2uF. 7 Cin Science S	ORDER Evaluation Boards, Samples, ICs
Viniliin 15.44 V Vinilia 22.2 V	Name Value Category Description 00M Count 7 General Total Design BOR of comments of the count of	Con MuRets GRMOC 1 50 Cap-10xP, 2	WEBENCH Downloads:
source DC	FootPrint Standy vide efficient Standy vide efficient FootPrint 42mm2 General Total Foot Print Are	Cout MuRata GRM2 1 \$4. Capr2.2uF, 7	Design Documentation
Vout 15 V	IC Iground 1.440mk Current IC ground current	E.ee+6.437	CAD Elle Evmort
Ta 30 degC	IC Ti 101degC Op Point IC junction tempera IC Tolerance 0.030V General IC Feedback Tolera	Copp NuRata GRM1 1 54 Cap+10nF, 3 .	

Ouvrir le Design. Cliquer alors sur le schéma et sur l'onglet de la sinusoïde pour démarrer la simulation. Choisir une simulation du type *Steady State* et démarrer la simulation. Cliquer sur le schéma pour faire apparaître la courbe du courant de sortie.

Observer les résultats en *Load Transient*, en *Input Transient* et en *Startup* et commenter les résultats. Dans le cas de la variation de la tension d'entrée, comparer la variation de la tension de sortie simulée, avec celle calculée à partir de la documentation du composant. Utiliser pour cela la réjection de la variation de l'alimentation.

1.3.2 Etude du circuit LDO TPS7A4901

Le cavalier J39 est sur On et J31 = J 32 = J38 = J40 = J33 = J34 = sh (short). Les câbles d'alimentations sont reliés à Vin et GND et la charge est placée entre GND et Vout. Relier Vin et GND à une alimentation variable en tension et courant.

Pour certaines charges placées en sortie, faites attention à la résistance qui peut être très chaude.

Relever avec un voltmètre numérique la valeur de la tension de sortie pour les différentes charges disponibles.

Pour une charge de 300 Ω , relever la tension de déchet minimale (dropout voltage) et comparer à sa valeur donnée dans la documentation du composant. Déterminer alors le rendement.

Pour une tension d'entrée comprise entre 16 V et 30 V, relever la valeur de la tension de sortie pour une charge de 300 Ω .

2. CONVERTISSEUR DC-DC DU TYPE BUCK

2.1 Préparation

Pour répondre aux questions suivantes, télécharger la documentation du circuit TI TPS54160.

- Décrire le principe de fonctionnement du circuit. Décrire le Functional Block Diagram paragraphe 8.2.
- Expliquer ce que signifie « peak current mode control ».
- Quel est l'intérêt du boot charge ?
- Pour une valeur de résistance de 500 k Ω connectée à la broche RT/CLK, quelle est la fréquence de découpage à laquelle on s'attend ?

2.1 Simulation du convertisseur DC-DC

Dans le répertoire TP_Alimentations, ouvrir le Projet TP2.opj Vérifier d'après le rapport cyclique la valeur de la tension de sortie. Déterminer le rendement.

Simuler le convertisseur en remplaçant l'interrupteur Sbreak avec un transistor MOS le IRFB 7446pbf puis le IRFH 7932pbf. Pour pouvoir utiliser ces transistors, déclarer la bibliothèque user.lib. Quelles sont les différences par rapport à la simulation avec l'interrupteur idéal.

Déterminer le rendement. Dans le logiciel Probe, faire apparaitre une trace qui calcule le produit de la tension différentielle aux bornes du MOS et du courant dans le MOS. Que représente ce produit ?

Pour diminuer les problèmes de convergence, s'il y a besoin, vous modifierez les paramètres de la simulation Pspice (*Pspice > Simulation Settings > Options*) comme sur le tableau suivant :

seneral panayore poeras		11000 1111	2011
Category:			(.OPTION)
Analog Simulation	Relative accuracy of V's and I's:	0.01	(RELTOL)
Gate-level Simulation Output file	Best accuracy of voltages:	1.0u N	volts (VNTOL)
	Best accuracy of currents:	1.0p a	amps (ABSTOL)
	Best accuracy of charges:	0.01p d	coulombs (CHGTOL)
	Minimum conductance for any branch:	1.0E-12 1	l/ohm (GMIN)
	DC and bias "blind" iteration limit:	500	(ITL1)
	DC and bias "best guess" iteration limit:	200	(ITL2)
	Transient time point iteration limit:	100	(ITL4)
	Default nominal temperature:	27.0 *	C (TNOM)
	🔽 Use GMIN stepping to improve conv	/ergence.	(STEPGMIN
	Use preordering to reduce matrix fill-	in.	(PREORDEF
	AutoConverge	Advance	d Options

2.2 Simulation du convertisseur avec MLI

Dans le répertoire TP_Alimentations, ouvrir le Projet TP2_1.opj

Quel est le principe général de la régulation de la tension de sortie ? Quel est le rôle de la tension V2 ? Pourquoi y a-t-il une tension de 2.5 V et deux résistances, R10 et R11 ?

Quelle est l'ondulation de la tension de sortie ?

2.3 Utilisation du simulateur Webench

Dans la fenêtre Webench, rechercher le composant tps54160.

Ouvrir le schéma. Lancer la simulation et observer Vout. Quelle est la valeur de l'ondulation de la tension de sortie ?

Observer simultanément le courant dans l'inductance et la tension aux bornes de D1. Indiquer sur le graphe les phases de conduction de la diode et du transistor interne au circuit.

Remarquer les différences entre un « design » optimisé pour une faible surface ou un « design » optimisé pour un bon rendement. Faire une analyse comparative de :

- la fréquence de fonctionnement du convertisseur,
- la valeur de l'inductance.

2.4 Utilisation du circuit TI TPS54160 (page 68 livre TI)

Le livre TI est accessible en mode distant sur ce lien : <u>https://www.ti.com/lit/ug/ssqu007b/ssqu007b.pdf?ts=1606831763379&ref_url=https%253A</u> %252F%252Fwww.google.com%252F

Les câbles d'alimentations sont reliés à Vin et GND et la charge est placée entre GND et Vout. Relier Vin et GND à une alimentation variable en tension et courant. Placer en sortie de l'alimentation une résistance de 4 Ω .

On utilisera J11 sh, J14 sh, J15 sh, [H10-H12].

2.4.1 Etude de la régulation en ligne

Pour une tension d'entrée comprise entre 6 V et 30 V, relever avec un voltmètre numérique la valeur de la tension de sortie. Exprimer la variation en % de V_{OUT} . Relever le rapport cyclique (mesuré sur TP12 avec une sonde de tension) en fonction de la valeur de la tension d'entrée.

2.4.2 Etude de l'ondulation de la tension de sortie

Relever avec une sonde la tension de sortie et mesurer l'ondulation de la tension de sortie. Veiller à connecter la masse de la sonde à proximité de la mesure pour ne pas avoir trop d'ondulations sur la mesure.

2.4.3 Etude de la régulation en charge

Pour les différentes résistances que vous avez, placer les en sortie, l'une après l'autre et relever la valeur de la tension avec précision. Tracer la courbe de variation de la tension en fonction du courant et exprimer la variation en % de V_{OUT}.

2.4.4 Mesure du rendement

Pour la résistance de charge de 4 Ω , déterminer le rendement.

2.4.5 Conduction continue et discontinue

Pour Vin = 8 V et R_{LOAD} = 22 Ω , relever avec l'oscilloscope la tension sur TP12. Ajuster la tension pour être en conduction continue et discontinue. Repérer sur la courbe ci-dessous le déplacement du point pour les deux valeurs de tensions Vin (E sur le graphique ci-dessous).



Source <u>https://fr.m.wikipedia.org/wiki/Fichier:Buck_continuous_discontinuous_french.png</u> Vs : tension de sortie, E : tension d'entrée, L : inductance, f : fréquence, I_Lmoy : courant moyen de sortie

2.4.6 Stabilité du convertisseur

Pour assurer à la fois une bonne précision de la tension de sortie et une stabilité de la boucle, l'asservissement de la tension de sortie doit être stable. Nous étudions la stabilité dans le cas où la capacité de découplage placée en sortie est trop faible.

 $Vin = 8 V, R_{LOAD} = 22 \Omega, J20 \text{ op}, J21 \text{ op}, J14 \text{ sh}, J15 \text{ op}.$ Mesurer à l'oscilloscope la tension de sortie.

Placer ensuite J20 sh. La tension de sortie doit être plus stable. Expliquer pourquoi.